

Taller de Proyecto I (E-0306)

Objetivos Generales

Trabajo integrador que signifique para el alumno una aplicación concreta de los conocimientos adquiridos hasta el momento (integrando software y hardware).

Contenidos mínimos

Según el enfoque de los proyectos que se desarrollen, el alumno recibirá clases teóricas de aspectos avanzados. Estos conceptos teóricos serán acompañados por una intensa tarea de desarrollo (individual o en equipos) siguiendo todas las etapas conceptuales de un proyecto, desde su especificación hasta su verificación y validación.

Se utilizarán tres plataformas distintas que abarcan un espectro amplio de arquitecturas de cómputo a saber:

Plataforma de desarrollo sobre microcontroladores de 8 bits Freescale

Plataforma de desarrollo ED0 para Field Programmable Gate Array basada en Altera Cyclone IV.

Plataforma de desarrollo basadas en microprocesadores de 32 bits de la familia ARM arquitectura Cortex M0 y M3.

Se brindarán clases explicativas sobre las tres plataformas, luego se evaluará el conocimiento de las mismas por parte de los alumnos en un examen parcial. Quienes aprueben el examen parcial, deberán desarrollar un proyecto sobre cada una de las plataformas que terminarán en un coloquio final, mostrando su funcionamiento.

Coordinador: Ing. José R. Vignoni

Docentes: Mg. Ing. Felix Safar; Dr. Alejandro Veiga; Ing. Javier García, Ing. Gerardo Sager; Ing. José Rapallini.